

PSAD - Plano Semestral de Atividades Docentes: 2014/2

Dados Cadastrais	
Campus:	Florianópolis
Departamento:	Departamento Acadêmico de Eletrônica
Nome:	Reginaldo Steinbach
Regime de trabalho:	40 horas
Efetivo:	Sim - Em estágio probatório
Afastamento:	Não
Área principal de atuação:	ELETRÔNICA
Titulação:	Mestre

RESUMO - CH TOTAL: 40			
Atividade	CH	Atividade	CH
1. Ensino	10	4. Administração e Representação	16
2. Didático pedagógicas	5.5	5. Complementares	0.5
3. Pesquisa e Extensão	8	6. Capacitação	0

1. Atividades de ensino

1.1 Aulas				
Curso	Componente Curricular	Duração Aula (Minutos)	Número de aulas no semestre	CH Semanal Calculada
CURSO SUPERIOR DE TECNOLOGIA EM SISTEMAS ELETRÔNICOS	Dispositivos Lógicos Programáveis	55	80	4.00
CURSO DE PÓS-GRADUAÇÃO EM DESENVOLVIMENTO DE PRODUTOS ELETRÔNICOS	Dispositivos Lógicos Programáveis	55	10	0.50

Subtotal: 4.5

1.2 Aulas de componentes curriculares novas				
Curso	Componente Curricular	Duração Aula (Minutos)	Número de aulas no semestre	CH Semanal Calculada
ENGENHARIA ELETRÔNICA	Projeto Integrador II	55	40	2.50

Subtotal: 2.5

1.3 Atividades não incluídas acima - com atendimento de alunos		
Tipo	Informações adicionais	CH Semanal
Atendimento extra-classe a discentes		2
Orientação de monografia	Pablo Alexander Alves	1

Subtotal: 3

2. Atividade didático pedagógicas	
Atividade	CH Semanal
Atividade didático pedagógicas	3.5
Reuniões Pedagógicas	2.00

Subtotal: 5.5

3. Pesquisa e Extensão

3.1 Pesquisa

Aluno(s)	Documento aprovação	Título do Projeto	CH Ssemanal
Bernardo Rugowski dos Santos, Felipe Feliciano, Felipe Rodrigues Broering	Chamada MEC/SETec/CNPq Nº 94/2013	Desenvolvimento de Sistema de Alimentação de Máquinas de Corte a Laser para Operação com Tensão Univ	2
Fillipi Truppel Fernandes	EDITAL - N º 19/ 2014 / PROPII	Estudo e desenvolvimento de transdutor pluviométrico, de princípio acústico, com processamento imple	2
CESAR AUGUSTO DOS SANTOS	EDITAL UNIVERSAL DE PESQUISA no 14/2014/PROPII	Medidor de tensão baseado em Lógica Reconfigurável com interface TCP/IP	2
Julia Santos Limberger, Felipe D'Avila Mesquita, Pedro Martins	EDITAL - N º 30/ 2014 / PROPII	Uma bancada didática para aplicação de FPGA e técnicas de controle em sistemas mecatrônicos	2

Subtotal: 8

3.2 Extensão (não informado)

4. Atividades Administrativas e de Representação

4.1 Administração

Portaria	Função	CD/FG	CH Semanal
1980 de 26/08/2014	Coordenação do Curso Técnico em Eletrônica	FG4	15

Subtotal: 15

4.2 Gts e Comissões (não informado)

4.3 Representação

Portaria	Órgão/Entidade	CH Semanal
Termo de Posse	Colegiado do CST Sistemas Eletrônicos	0.5
1980 de 26/08/2014	Colegiado do DAELN	0.5

Subtotal: 1

5. Atividades Complementares

Título	Objetivos	IN nº 08/2011	CH Semanal
Manutenção do Site do DAELN	Manter as informações do site Atualizadas para a comunidade interna e externa	Não	0.5

Subtotal: 0.5

6. Capacitação (não informado)

Informações sobre avaliação do planejamento

Aprovado pela chefia em 15/09/2014 10:38:24

Avaliador: peraca

Informações sobre preenchimento do plano

Preenchimento inicial	Última alteração
15/08/2014 12:41:25	10/09/2014 20:43:30